

booti2c

Platí pro PICAXE 20X2, 28X2 a 40X2

Syntaxe:

booti2c, slot

slot – je adresa externí EEPROM a číslo slotu (4 až 7)

Popis:

Příkaz booti2c se používá ke zkopírování programu z externího slotu paměti 24LC128 do vnitřní paměti PICAXE. Příkaz booti2c se používá pouze v případě, že číslo revize programu (nastaveno pomocí direktivy #revize při nahrávání programu) v paměťovém slotu 24LC128 je větší než číslo revize programu v interní paměti mikrokontroléru.

Pokud není EEPROM paměť správně připojena, data budou ze zapojení vrácena obvykle ve tvaru 0 nebo 255, proto tato dvě čísla nejsou povolena pro číslování #revize programu a budou ignorována.

Příkaz booti2c má parametr ve formátu jednoho datového bytu, který obsahuje externí adresu I2C paměti a číslo slotu.

Bit7	24LC128 A2
Bit6	24LC128 A1
Bit5	24LC128 A0
Bit4	rezervován pro budoucí použití
Bit3	rezervován pro budoucí použití
Bit2	pro použití I2C musí být nastaven na 1
Bit1, 0	číslo slotu

Nejnižší dva bity s čísly slotu (bity 1,0) jsou zkopírovány do stejné pozice ve vnitřní paměti mikrokontroléru. Paměť s daty v mikrokontroléru zůstane beze změny. Externí program z I2C je překopírován do interní paměti jak je uvedeno níže (při použití EEPROM s adresou 0):

I2C slot		slot vnitřní paměti
4 (%00000100)	→	0 (%00000000)
5 (%00000101)	→	1 (%00000001)
6 (%00000110)	→	2 (%00000010)
7 (%00000111)	→	3 (%00000011)

Po překopírování programu je PICAXE automaticky restartován a spustí se program ze slotu 0. Pokud budete chtít program z EEPROM nahrát do interního slotu 2 PICAXE, direktiva pro #slot 6 by měla být zahrnuta při nahrávání programu do EEPROM. EEPROM lze poté přenášet na libovolný systém.

Paměť EEPROM musí mít vyrovnávací buffer o velikosti minimálně 64 byte. Proto je doporučována EEPROM paměť od firmy Microchip s označením 24LC128 (nebo 24LC256 nebo 24LC512).

Příklad:

booti2c 1 ; zkontroluje EEPROM a pokud je potřeba zaktualizuje slot 1